Website: ycyk.brit.com.cn

基于CPWG馈电结构的D频段SIW缝隙天线研究

邢成浩,刘 昊,祝大龙,马同礼 (北京遥测技术研究所北京 100076)

摘要:提出了一种工作在D频段的基片集成波导缝隙天线,信号从共面波导端口馈入,通过一段CPWG-SIW (Coplanar Waveguide - Substrate Integrated Waveguide,共面波导-基片集成波导)结构实现宽带低损耗的准TEM (横电磁) 模和准TE10 (横电10)模式转换,经过矩形窗耦合垂直过渡、传输和功率分配,最终在SIW (Substrate Integrated Waveguide,基片集成波导)缝隙天线阵列实现高增益辐射,这种结构可以实现天线辐射场与馈电端口的良好隔离。仿真结果显示,在120 GHz频点处实现了1×4 阵列天线,主瓣宽度为24°(E面)和10°(H面),天线增益≥18.29 dBi,驻波比≤2.0,天线尺寸为18.73 mm× 5.83 mm×0.55 mm。

关键词:基片集成波导;缝隙天线;带地共面波导;D频段
中图分类号:TN821+.8;TN828.4
文献标志码:A
文章编号:2095-1000(2025)02-0137-06
DOI: 10.12347/j.ycyk.20250124002
引用格式:邢成浩,刘昊,祝大龙,等.基于CPWG 馈电结构的D频段 SIW 缝隙天线研究[J].遥测遥控,2025,46(2):

137–142.

Research on D-Band CPWG-Feed SIW Slot Antenna

XING Chenghao, LIU Hao, ZHU Dalong, MA Tongli

(Beijing Research Institute of Telemetry, Beijing 100076, China)

Abstract: A D-band SIW slot antenna was proposed in this paper. The feeding network consists of a CPWG input, a CPWG-SIW transmission with the wideband and low-loss characteristics from the quasi-TEM mode to quasi-TE10 mode and a rectangular slot with functions of vertical transition, transmission and power-dividing. High-gain radiation was achieved at the SIW slot antenna with good isolation between radiation field and the feeding network. As shown in the simulation results, the bandwidth of 1×4 antenna array achieved an E-plane beam-width of 24° and an H-plane beam-width of 10° at 120 GHz. The gain is more than 18.29 dBi and the VSWR is less than 2.0 with the size of 18.73 mm×5.83 mm×0.55 mm.

Keywords: Substrate integrated waveguide; Slot antenna; Coplanar waveguide grounded; D-band

Citation: XING Chenghao, LIU Hao, ZHU Dalong, et al. Research on D-Band CPWG-Feed SIW Slot Antenna[J]. Journal of Telemetry, Tracking and Command, 2025, 46(2): 137–142.

0 引言

基片集成波导(SIW, Substrate Integrated Waveguide)作为目前最成熟且流行的基板集成电路(SIC, Substrate Integrated Circuits)结构,已在诸多研究中被提及^[1,2],它通过在介质衬底上嵌入两排金属化过孔或金属化槽就可以实现类似于传统矩形波导的高质量机械屏蔽和电磁屏蔽效果。近年来,印刷电路板(PCB, Printed Circuits Board)技术、低温共烧陶瓷(LTCC, Low-Temperature Co-fired Ceramic)技术、高温共烧陶瓷(HTCC, High-

Temperature Cofired Ceramic)技术和光成像技术 (PI, Photo-Imageable)工艺都已被广泛应用到各种 单层或多层 SIW 电路中。

近年来,基片集成波导(SIW)因其高集成度、低损耗特性,在毫米波雷达、6G通信等领域备受 关注^[3-6]。然而,D频段(110 GHz~170 GHz)天线设 计面临高频损耗大、加工精度要求高等挑战,亟 需新型馈电结构与模式转换方案^[7-11]。SIW阵列天 线具有高增益、高功率容量、低交叉极化和高选 择性的优点,又具有平面天线的尺寸小、重量轻、 制造成本低和兼容平面/弯曲面的优势。 本次设计所提出的D频段SIW缝隙天线是基 于有机多层板,并采用带地共面波导(CPWG, Coplanar Waveguide Grounded)馈电结构。基于多级 CPWG匹配和弯槽设计实现了CPWG-SIW的宽带 匹配,并且,通过中心缝隙馈电的SIW缝隙天线 采用了切比雪夫原型调整缝隙偏移量和缝隙长度, 实现了宽带高增益的辐射效果。基于这种馈电结 构的SIW缝隙天线,具有低副瓣、窄波束和高增 益的良好性能,适合毫米波相控阵雷达的应用, 另外凭借尺寸小、易集成和易加工的结构优势, 在通信领域具有广阔的发展前景。

1 基本理论

1.1 基片集成波导

基片集成波导的基本结构如图1所示,除了介 质基板厚度h和相对介电常数 ε,之外,SIW 的主要 参数有三个:SIW 宽度 a、金属化过孔直径 d 和过 孔间距 s。文献[12]中结合 BI-RME(边界积分共振 模式扩展)方法和 Floquet 定理,对SIW 的色散特性 和传输特性进行了严格的研究,验证了 SIW 可以 类比为填充相同介质材料的矩形波导。



$$w = a \times \left(\xi_1 + \frac{\xi_2}{s/d + (\xi_1 + \xi_2 - \xi_3)/(\xi_3 - \xi_1)} \right)$$
(1)

在式(1)中,

$$\begin{cases} \xi_1 = 1.0198 + \frac{0.3465}{a/s - 1.0684} \\ \xi_2 = -0.1183 - \frac{1.2729}{a/s - 1.2010} \\ \xi_3 = 1.0082 - \frac{0.9163}{a/s + 0.2152} \end{cases}$$
(2)

选取合适的*d*和*s*之后,*a*具有类似于式(1)的 近似关系式(3)^[13]:

$$a = \frac{w}{\pi} \cot^{-1} \left(\frac{\pi}{4w} + \ln \frac{s}{2d} \right)$$
(3)

类似于矩形波导, SIW 的特征阻抗可以表示 为式(4),这为馈电网络的阻抗匹配设计提供了理 论支撑。

$$Z_{0} = \frac{h}{w} \frac{120\pi}{\sqrt{\varepsilon_{r}} \sqrt{1 - \left(\lambda/\lambda_{c}\right)^{2}}}$$
(4)

另外,为了避免能量泄露和结构机械强度的 平衡,根据文献[14],SIW的设计需要符合如式(5) 的规则:

$$0.05 < \frac{s}{\lambda_c} < 0.25 \tag{5}$$

其中, λ_c是介质内波导波长。

1.2 SIW 缝隙天线

根据辐射方向来分,SIW 天线可以分为宽边 缝隙式和端射式^[2],虽然端射式的SIW 天线也可 以与射频电路集成,但是射频电路放置在天线附 近会引起辐射方向图恶化,这种情况下就只允许 一维波束扫描。因此,本次设计采用宽边缝隙式 天线,基本结构如图2所示。除了SIW 的基本参 数之外,SIW 缝隙天线的主要参数还包括缝隙宽 度 *s*_w、长度 *s*_l、距离中心点的偏移量 *x* 和缝隙间 距*p*。



Fig. 2 Top view of resonant SIW slot antenna

根据文献[15,16],忽略传输线影响,仅考虑纵 缝带来的传输特性的变化,则传输系数可以表示为

$$S = \begin{pmatrix} e^{j\beta l} & 0\\ 0 & e^{j\beta l} \end{pmatrix} S^{S} \begin{pmatrix} e^{j\beta l} & 0\\ 0 & e^{j\beta l} \end{pmatrix}$$
(6)

式(6)中, S^{s} 是传输参数矩阵, β 是 TE10 模下的传输常数, 归一化导纳可以表示为

$$\frac{Y^a}{G_0} = -\frac{2S_{11}}{1+S_{11}} \tag{7}$$

式(7)中, G₀为电导Y在该传输线下的特征电导。根据式(7),在不同的x处,可以通过选择适当

的 *s*₁来获得合适的缝隙长度和 *G*/*G*₀进而使得 *B*/*G*₀ =0,当*s*₁远离谐振长度时,不同的*x* 对应的 特征导纳会发散。特别对于阵列缝隙天线来说, 除了入射源场之外,缝隙中还有两种源场:缝隙 间通过自由空间的耦合场和通过介质之间的耦合 场。因此根据文献[17]中对纵缝等效电路的分析, 加上对相互耦合效应的修正之后,可以得出:

$$\frac{Y_n{}^a}{G_0} = \frac{2f_n{}^2}{2f_n{}^2/Y/G(x_n,l_n) + MC_n}$$
(8)

在式(8)中,

$$\left(MC_{n}=j\frac{\beta}{k}(k_{0}h)\left(\frac{w}{\lambda}\right)^{3}\sum_{\substack{m=1\\m\neq n}}^{N}\frac{V_{m}^{s}}{V_{n}^{s}}g_{mn}(x_{m},l_{m},x_{n},l_{n}) + j\frac{\beta}{\beta_{20}}e^{-\beta_{20}d}\left[b_{n}b_{n-1}\frac{V_{n-1}^{s}}{V_{n}^{s}}+b_{n}b_{n+1}\frac{V_{n+1}^{s}}{V_{n}^{s}}\right] \qquad (9)$$

$$b_{n}(x_{n},l_{n})=2\frac{\left(\frac{\lambda}{4l_{n}}\right)\cosh\left(\beta_{20}l_{n}\right)}{\left(\frac{\beta_{20}}{k}\right)^{2}+\left(\frac{\lambda}{4l_{n}}\right)^{2}}\cos\frac{2\pi x_{n}}{w}$$

式(8)和式(9)中, V是槽电压分布,可以运用 上述的方法迭代计算出基于切比雪夫原型的SIW 缝隙天线的初始值。

本次设计通过三维全波电磁仿真软件 HFSS 2022 R1进行建模与优化,根据切比雪夫多项式确 定各缝隙的激励幅度比,通过调整缝隙偏移量*x*_n 和长度*l*_n实现对称渐变分布,在CPWG传输路径 上引入弯折补偿,确保各个通道的馈电相位差<5°, 从而抑制波束倾斜,实现均匀辐射特性。

2 基片集成波导缝隙天线设计

2.1 基板设计

天线的一个通道结构如图3所示,天线一共由 3层金属层和3层介质层组成,其中金属材料为铜, 介质材料为松下的M6板材,材质为PPO+陶瓷+玻 纤布,介电常数为3.65,损耗角正切为0.0045, 每一层的厚度见表1。

整个天线可以分为三个部分:

① CPWG 馈电网络:由三级高低阻抗级联结构实现宽带匹配。

② SIW 垂直过渡:通过矩形窗耦合实现层间 信号传输与功率分配。

③ 缝隙阵列天线:基于切比雪夫分布优化缝隙偏移量与长度,抑制副瓣并提升增益。



Fig. 3 Exploded view of antenna

表1	基板厚度表
Table 1	Substrate thickness

层级	厚度	层级	厚度
金属层M1	0.015 mm	介质层L1	0.13 mm
金属层M2	0.035 mm	介质层L2	0.161 mm
金属层M3	0.035 mm	介质层L3	0.178 mm

在天线模块的最上层,信号能量从端口A馈入,经过CPWG-SIW过渡结构从TEM模转化成TE10模,信号在SIW1腔中通过M2层的矩形耦合窗1向下进入SIW2腔中,再通过M2层的矩形耦合窗2将下层结构传输上来的能量进行等功率分配。此外,天线阵列的宽边纵缝交错地分布在中线两侧,在SIW信号传输方向两端通过金属化通孔实现末端短路。

2.2 馈电网络设计

2.2.1 CPWG-SIW 过渡设计

共面波导作为一种微波和毫米波传输线,它 的电性能与介质厚度几乎无关,所以它可以用于 厚衬底的微波电路设计中。不仅如此,相较于微 带线,共面波导在太赫兹及以上频段的损耗更小, 抗电磁干扰能力也更强。

在本次设计中,天线馈电网络由 CPWG-SIW 过渡结构和 SIW E 面垂直过渡结构组成。图 4(a)中 展示了 CPWG-SIW 过渡结构,右侧是 SIW,左侧 是三级高低阻抗 CPWG 级联结构。CPWG 的传输 模式为准 TEM模,SIW 的传输模式为 TE10模,在 第三级的 CPWG 的输出末端添加弯槽(长度 w_{offset} 约为四分之一波长,宽度为 l_{offset},在这个槽线上的 电场一端最小,另一端最大,这种电场的分布可 以实现与 TE10 模的良好匹配^[18]。另外,由于从 CPWG 到 SIW 过渡中电场的不连续性,设计了三 级 CPWG 来实现在较大的带宽上进行良好的阻抗



(a)俯视图 (a)Top view

(b)侧视图 (b)Side view

图4 CPWG-SIW过渡结构

Fig. 4 CPWG-SIW transition

匹配。

尽管 CPWG 结构在毫米波频段的表面抑制优 于微带线,但接地平面间隙仍可能引入边缘泄漏。 本次设计采用以下方案解决泄漏问题:

① 在 CPWG 两侧添加金属化过孔阵列(间距 < 0.3λ),形成电磁屏障,控制泄漏功率。

②采用高介电常数基板压缩场分布,减少边缘场耦合。

相邻通道的电场分布如图5所示,仿真结果表明,在100 GHz~140 GHz范围内,通道之间(相邻通道中心距离为1.5 mm)隔离度<-45 dB,电磁泄漏抑制较好。



图 5 相邻通道电场分布图 Fig. 5 Electric field distribution of adjacent channels

图 6 为 SIW 去嵌之后, CPWG-SIW 过渡结构 在 110 GHz~130 GHz 范围内的传输系数和反射系 数。S11<-15 dB 并且 S21>-0.8 dB 对应的频带为 110.3 GHz~128.8 GHz之间, 馈电口匹配良好。和 普通的 SIW 开窗缝隙耦合馈电相比, 这种馈电网 络设计的频带更宽, 加工精度要求也更低。







2.2.2 矩形窗耦合设计

从 1.1 和 1.2 章节的理论分析可以得到,本次 设计采用矩形窗实现信号从上层到下层的耦合, 在不连续处通过改变 SIW 的宽度有效地提高了过 渡结构的传输特性,结构如图 7 所示。







图 8 为去嵌之后 SIW 垂直过渡结构在 110 GHz~130 GHz范围内的传输系数和反射系数。S11 <-25 dB 且 S21>-0.7 dB 对应的频带为 113.45 GHz~128.2 GHz, 垂直过渡效果良好。



图8 SIW-SIW垂直过渡结构的传输系数和反射系数



2.3 天线设计

根据前面关于馈电网络及相关结构的设计内容,将馈电网络组合起来,天线阵元的反射系数 S11参数如图9所示,在116 GHz~124 GHz范围内 实现了-10 dB的带宽,驻波比≤2.0。



3 结果分析与讨论

最终1×4天线阵列如图10所示,通过切比雪夫 原型对缝隙的位置和长短进行微调,最终得出的1×4 阵列天线增益方向图如图11所示。从图11中可以看 出,对于116 GHz,H面的副瓣为-11.52 dB,波束宽 度为12°,E面的副瓣为-12.95 dB,波束宽度为24°; 对于124 GHz处,H面的副瓣为-8.37 dB,波束宽度 为11°,E面的副瓣为-12.96 dB,波束宽度为23°;对 于中心频点120 GHz处,天线的最高增益达到19.95 dBi,H面的副瓣为-10.77 dB,波束宽度为10°,E面 的副瓣为-13.23 dB, 波束宽度为24°。本文设计与文献[18-20]中的D频段天线的参数比较见表2。









Fig. 11 Radiation patterns

表2 相似成果比较

Table 2 Comparison of Similar Achievements

参数	本文设计	文献[18]	文献[19]	文献[20]
频率/GHZ	116~124	130~140	138~148	90~120
馈电结构	CPWG-SIW	WR6-SIW	Microstrip-SIW	CPW-SIW
增益/dBi	≥18.29	≥10.8	≥2(单缝)	14.6~15.3

与文献[18-20]中的D频段天线相比,本文设 计的1×4阵列天线在120 GHz出的增益显著提升, 同时过渡结构较为紧凑,在优化结构尺寸的同时 实现了较低的传输损耗,优于同类设计。

4 结束语

本文提出了一种基于 CPWG-SIW 宽带过渡的 D频段缝隙阵列天线,通过多级匹配与切比雪夫分 布优化,在120 GHz处实现18.29 dBi增益与24°×10° 窄波束,尺寸仅为18.73 mm×5.83 mm×0.55 mm。 该设计为毫米波相控阵雷达与6G通信系统提供了 高集成度解决方案,未来可以结合半模 SIW 多模 谐振理论,实现双频覆盖,还可以改良多层 PCB 方案降低量产成本。

参考文献

- CHENG Yujian. Substrate Integrated Antennas and Arrays [M]. Boca Raton: CRC, 2016.
- [2] CHEN Zhining, QING Xianming. Substrate-Integrated millimeter-wave qntennas for next-generation communication and radar systems[M]. Hoboken: John Wiley & Sons, Inc., 2021.
- [3] KUMAR A, RAGHAVAN S. A review: Substrate integrated waveguide antennas and arrays[J]. Journal of Telecommunication, Electronic and Computer Engineering (JTEC), 2016, 8(5): 95-104.
- [4] LIU B, HONG W, KUAI Z, et al. Substrate integrated waveguide (SIW) monopulse slot antenna array[J]. IEEE Transactions on Antennas and Propagation, 2009, 57(1): 275-279.
- [5] YAN S, SOH P J, VANDENBOSCH G A. Dual-band textile MIMO antenna based on substrate-integrated waveguide technology[J]. IEEE Transactions on Antennas and Propagation, 2015, 63(11): 4640-4647.
- [6] ALTAF A, ELAHI M, ABBAS S M, et al. A D-band waveguide-SIW transition for 6G applications[J]. Journal of Electromagnetic Engineering and Science, 2022, 22(4): 419-426.
- [7] PAN S, CAPOLINO F. Design of a CMOS on-chip slot antenna with extremely flat cavity at 140 GHz[J]. IEEE Antennas Wireless Propag. Lett., 2011, 10: 827-830.
- [8] MA C, MA S, DAI L, et al. Wideband and high-gain Dband antennas for next-generation short-distance wireless communication chips[J]. IEEE Transactions on Antennas and Propagation, 2020, 69(7): 3700-3708.
- [9] CHEMWENO E K, KUMAR P, AFULLO T J O. Design of high-gain wideband substrate integrated waveguide dielectric resonator antenna for D-band applications[J]. Optik, 2023, 272: 170261.
- [10] ALTAF A, SEO M. SIW based D-band single and 2×2 MIMO elliptically tapered slot antenna[J]. IEEE Access,

2023, 11: 87270-87278.

- [11] GU C, ZHANG Z, QIN F, et al. A fully additive manufactured D-band SIW antenna[C]//2024 18th European Conference on Antennas and Propagation (EuCAP). IEEE, 2024: 1-5.
- [12] CASSIVI Y, PERREGRINI L, ARCIONI P, et al. Dispersion characteristics of substrate integrated rectangular waveguide[J]. IEEE Microwave and Wireless Components Letters, 2002, 12(9): 333-335.
- [13] CHE W, DENG K, WANG D. Analytical equivalence between substrate-integrated waveguide and rectangular waveguide[J]. IET Microwaves Antennas Propag., 2008, 2(1): 35-41.
- [14] DESLANDES D, WU K. Accurate modeling, wave mechanisms, and design considerations of a substrate integrated waveguide[J]. IEEE Transactions on Microwave Theory and Techniques, 2006, 54(6): 2516-2526.
- [15] STERN G T, ELLIOTT R S. Resonant length of longitudinal slots and validity of circuit representation: Theory and experiment[J]. IEEE Transactions on Antennas and Propagation, 1985, 33(11): 1264-1271.
- [16] XU J F, HONG W, CHEN P, et al. Design and implementation of low sidelobe substrate integrated waveguide longitudinal slot array antennas[J]. IET Microwaves, Antennas and Propagation, 2009, 3(5): 790-797.
- [17] LU H C, CHU T H. Equivalent circuit of radiating longitudinal slots in substrate integrated waveguide[J]. In Proceedings of IEEE International Antennas and Propagation Symposium, 2004, 3: 2341-2344.
- [18] DESLANDES D, WU K. Integrated transition of coplanar to rectangular waveguides[C]//2001 IEEE MTT-S International Microwave Sympsoium Digest (Cat. No. 01CH37157. New York: IEEE, 2001, 2: 619-622.
- [19] ALTAF A, ABBAS W, SEO M. A Wideband SIW-based slot antenna for \$ D \$-band applications[J]. IEEE Antennas and Wireless Propagation Letters, 2021, 20(10): 1868-1872.
- [20] TARINGOU F, DOUSSET D, BORNEMANN J, et al. Broadband CPW feed for millimeter-wave SIW-based antipodal linearly tapered slot antennas[J]. IEEE Transactions on Antennas and Propagation, 2012, 61(4): 1756-1762.

[作者简介]

:生

(本文编辑:杨秀丽)