Website: ycyk.brit.com.cn

低时延QC-LDPC编码在遥测系统中的应用

孙士捷,何云东,孙 成,张德超,汤佳骏 (上海机电工程研究所上海 201100)

摘要:本文介绍了一种基于QC-LDPC编码的遥测系统应用方案,提出了编码码长与遥测帧长的联合设计方法,该设计 方法对频谱资源、信道质量以及硬件能力进行综合考量,给出最优的设计方案。针对所采用的RU编码算法以及LLR BP译 码算法,基于FPGA与AD936X架构给出了遥测系统的硬件实现路线。按照技术路线对系统的编码增益进行了仿真计算, 结合理论分析与仿真结果,可以看出所提出的遥测系统设计方法同时具备低时延和高增益的优势。该方法克服了传统遥测 系统中信道编码延迟较大的问题,以极小的编码延时带来了约8dB的编码增益,在未来的遥测系统中具备一定的应用 价值。

关键词:遥测系统; QC-LDPC; 置信传播算法
中图分类号: TN98; TN911.22
文献标志码: A
文章编号: 2095-1000(2024)05-0068-05
DOI: 10.12347/j.ycyk.20240417001
引用格式: 孙士捷,何云东,孙成,等.低时延QC-LDPC编码在遥测系统中的应用[J].遥测遥控, 2024, 45(5): 68-72.

Application of Low Delay QC-LDPC Codes in Telemetry System

SUN Shijie, HE Yundong, SUN Cheng, ZHANG Dechao, TANG Jiajun

(Shanghai Institute of Mechanical and Electrical Engineering, Shanghai 201100, China)

Abstract: This paper introduces an application of QC-LDPC codes to telemetry system. At the same time, a joint design method of code length and telemetry frame length is proposed. Spectrum resources, channel qualities, and hardware capabilities are comprehensively considered in this design method, so that the optimal scheme can be designed. By using the RU encoding algorithm and the LLR BP decoding algorithm, a hardware implementation method based on FPGA and AD936X architecture is proposed. The coding gain of the designed system is simulated according to the technical route. Combining the theoretical analysis and simulation results, it can be seen that of the advantages of low latency and high gain, the proposed telemetry system design method has certain application value in future telemetry systems. In summary, the proposed method solves the problem of high coding delay in traditional telemetry system, and brings about 8 dB coding gain at the cost of minimal delay.

Keywords: Telemetry system; QC-LDPC; Belief propagation algorithm

Citation: SUN Shijie, HE Yundong, SUN Cheng, et al. Application of Low Delay QC-LDPC Codes in Telemetry System[J]. Journal of Telemetry, Tracking and Command, 2024, 45(5): 68–72.

0 引言

随着航天技术的日新月异,各类远距离、高 动态的飞行器层出不穷^[1,2],遥测系统肩负着保障 各类飞行试验数据有效记录的重要任务。如今各 类航天器对遥测系统所采集和传输的数据量需求 日渐庞大,为了应对越来越远的传输距离以及日 益繁杂的电磁环境,信道编码即差错控制编码对 于遥测系统改善信道质量,提高传输能力有至关 重要的作用。信道编码虽然可以提高低信噪比下 信道的传输能力,却在发射端和接收端都平添了 编码延迟,较大的编码延迟会导致遥测系统的时 效性变差。在某些系统中,遥测下行数据被接入 飞行器信息回路,巨大的编码延迟将直接作用在 飞行器的测控回路中,造成指令的迟滞。而在导 弹等武器系统的遥测中,编码延迟过大可能会直 接导致起爆瞬间的关键数据丢失,使得飞行试验 的结果难以判定。在此两者的矛盾之下,本文引

基金项目:中国航天科技集团有限公司上海航天科技创新基金(SAST2021-052)

收稿日期: 2024-04-17; 修回日期: 2024-06-26

人了一种低时延、高增益的QC-LDPC(Quasi-Cyslic Low-Density Parity Check,准循环低密度奇 偶校验)编码,可以在提高传输质量的同时使编码 延时最小化,有效地改善了上述两方面问题。

目前, 航天领域主流的差错控制编码方式为 TPC(Turbo Product Code)编码,该种编码方式在误 码率为10°的条件下可以带来约5dB的编码增 益^[3,4]。TPC 编码对原始信息矩阵逐行逐列地进行 线性分组编码,在当前遥测体制中,待编码的原 始信息矩阵码长固定,与遥测数据的实际帧长不 相匹配,通常每个原始信息矩阵包含若干遥测帧, 且矩阵元素数目不为帧长的整数倍也不为字节长 的整数倍。飞行器遥测设备需要将遥测数据采集 并进行编帧之后暂存在缓存中,待缓存中的数据 量达到原始信息矩阵码长时再进行编码,编码完 成后由于原始信息中的帧同步字已经被打乱,需 要重新对每个编码矩阵添加码块同步字以用于接 收端的帧同步,所以这种编码方式带来了较大的 编码时延。TPC编码包到达接收端后必须拼接成 数据流方可进行解析,而且一个编码包的丢失会 使得其前后包中的部分数据也一起失效。LDPC编 码也已经被证明可以应用于航天遥测系统[5-7],但 编码时延的问题仍未被解决。

为了解决编码时延较大的问题,本文引入了 IEEE 802.16e标准中的OC-LDPC码构造方法^[8],该 构造法可选4种码率(1/2, 2/3, 3/4, 5/6), 每种码 率都有其相应的构造矩阵[9.10],且每个矩阵都有 19种码长的编码方案。多种码长的兼容性使得编 码码长与遥测帧长可以进行联合设计,即编码前 信息位长与遥测单帧比特数相同,这样就可以实 现一帧一编码。每当遥测设备完成一帧的编帧, 该帧的编码随即完成,编码时延大大缩短。且由 于每帧单独编码,帧同步字依然在每帧的初始字 节, 编码后的数据无需额外增加同步字以及各种 功能字,降低了设计难度。接收端采用了基于对 数似然比的置信传播(Log Likelihood Ratio Belief Propagation, LLR BP)算法,可以在低信噪比的恶 劣条件下实现较高的编码增益[11,12]。并且由于每个 编码包中均含有完整的一帧遥测数据,每包数据 完成译码判决后即可进行解析,单包的丢失也不 会影响前后包中的数据解析。本文所采用的编译 码算法逻辑清晰,复杂度较低[13,14],可实现性高, 便于进行硬件的设计与实现[15,16],也确保了编译码

延时的进一步降低。本文也对该技术路线进行了 仿真验证^[17,18],在推荐配置下可实现约8 dB的编码 增益。

1 编码译码算法

1.1 编码算法

本文采用的构造方法对于每个特定的码率r有 其相对应的 m_b 行 n_b 列的构造矩阵 H_b ,其中 n_b 为一 常值24, $m_b = (1-r) \times n_b$ 。构造矩阵中的每个元素 q(i,j)对应了校验矩阵H中相应位置的子矩阵,子 矩阵皆由单位阵进行右循环移位得到,元素不为 负时循环移位数c可由下式计算得出

$$c = \left| \frac{\left(q\left(i,j\right) \times z \right)}{96} \right| \tag{1}$$

式中,方括号表示向下取整。元素值-1对应了该 位置子矩阵为全零矩阵,子矩阵的尺寸称为扩展 因子z。扩展因子z有19种可选值,最小为24,最 大为96,其间取值间隔为4。由于LDPC码属于一 类线性分组码,由线性分组码校验矩阵的定义可 知码长*n=z×n_b*,根据19个扩展因子即可计算每种 码率的19种码长。

构造矩阵 H_b 为近似下三角结构且分为左右两 个部分,即 H_b =[H_{b1} H_{b2}]。 H_{b1} 是一个无四环的 m_b 行 k_b 列稀疏阵, k_b = $r \times n_b$,其中元素-1的数量 远大于非负数数量。 H_{b2} 为一个 m_b 行 m_b 列矩阵, 其除第一列有三个非负数外,其余列组成一个准 双对角线矩阵,准双对角线上元素为0,其余为 -1。 H_{b2} 构成如下式



由这种方式构造的校验矩阵易于存储,设备 内部无需存储庞大的校验矩阵,只需要存储构造 矩阵即可。LDPC的稀疏性主要体现在其校验矩阵 上,而生成矩阵往往并不具有稀疏性,存储非稀 疏矩阵会占用大量的硬件资源。但该种基于近似 下三角结构的编码方式由于其结构的特殊性,无 需计算生成矩阵,仅通过校验矩阵的简单变换即 可完成原始信息编码,编码的复杂度较传统算法 大大降低。在编码时首先将具有近似下三角结构 的校验矩阵分为2×3排布的6个子矩阵,通过子矩 阵的相加、相乘以及求逆运算可以快速求得校 验位。

6个子矩阵的分割如图1所示,各子矩阵尺寸 如图中所注,图中*m*和*n*分别是校验矩阵*H*的行数 和列数,*g*=*z*是一个与矩阵下三角尺寸相关的值。 由此校验矩阵即可表示为

$$H = \begin{pmatrix} A & B & T \\ C & D & E \end{pmatrix}$$
(3)

当输入原始信息向量为*s*,编码后的码字为 (*s p*₁ *p*₂)。其中

$$\boldsymbol{p}_{I}^{\mathrm{T}} = (\boldsymbol{E}\boldsymbol{T}^{-1}\boldsymbol{A} + \boldsymbol{C})\boldsymbol{s}^{\mathrm{T}}$$
(4)

$$\boldsymbol{p}_{2}^{\mathrm{T}} = \boldsymbol{T}^{-1} (\boldsymbol{A}\boldsymbol{s}^{\mathrm{T}} + \boldsymbol{B}\boldsymbol{p}_{1}^{\mathrm{T}})$$
 (5)



Fig. 1 The method of submatrix segmentation

1.2 译码算法

译码算法采用的LLR BP算法可以通过对数运 算将复杂的乘法运算简化为加法运算,减少了对 硬件能力的要求也缩减了译码时长,在不损失遥 测数据时效性的同时降低硬件成本。该算法首先 通过式(6)将变量结点初始化为似然比形式

$$L^{(0)}(q_{ij}) = L(P_i) = \frac{2y}{\sigma^2}$$
(6)

式中, y为信道中第i个变量结点的估计值(信号 平均功率为1,且调制映射关系为:0对应+1、1对 应-1), σ^2 表示当前信道中白噪声方差, q_{ij} 表示*i* 行*j*列的变量结点。*L*()表示对数似然比函数(为0 的概率是分子,为1的概率是分母),函数的上标 表示当前迭代次数。该公式由高斯分布概率密度 公式求得,所以仅适用于AWGN信道下二元调制 的似然比计算。然后根据式(7)、式(8)中校验结点 和变量结点之间的消息传递关系将消息在结点间 迭代处理

$$L^{(l)}(r_{ij}) = 2 \tanh^{-1} \left(\prod_{i' \in R_j \setminus i} \tanh\left(\frac{1}{2} L^{(l-1)}(q_{ij})\right) \right)$$
(7)

$$L^{(l)}(q_{ij}) = L(P_i) + \sum_{i' \in C_{i'j}} L^{(l)}(r_{ji})$$
(8)

其中, *l*表示当前迭代次数, *r_{ij}表示i行j*列的校验 结点,再根据式(9)对所有变量结点计算似然比 消息

$$L^{(l)}(q_i) = L(P_i) + \sum_{i' \in C_i} L^{(l)}(r_{ji})$$
(9)

并进行译码判决, L⁰(q_i)>0,则当前比特为0,反 之则为1。每次判决完成后用校验方程与译码结果 向量相乘,若结果为0向量即校验全部通过,则直 接退出迭代,否则继续进行下一轮迭代,直到达 到最大迭代次数后退出循环。

2 遥测系统联合设计

本文提出的遥测编帧与差错控制编码联合设计的方式有四种可选码率,在遥测系统设计中应充分考虑全系统可用带宽。PCM/FM遥测调制信号所占带宽B可由式(10)计算得出

$$B = (1+M) F/r$$
 (10)

其中, *M*为调制指数, *F*为数字遥测系统的原始信息码速率, *r*为LDPC编码码率。在硬件能力和可用频率带宽富余的情况下,可以尽量选择更低的码率以带来更高的编码增益。反之在硬件和带宽资源紧张的情况下,例如多个目标以频分复用方式同时下发遥测时,合理选择码率可以更加有针对性地分配带宽,对较差信道分配更大带宽以保障整个多目标遥测系统同时有效工作。

在确定遥测系统的LDPC编码码率后,即可在 所对应的19种码长中选择合适的码长*n*。在联合设 计时,遥测帧长可由式(11)计算得出

$$L = n \times r/8 \tag{11}$$

其中,遥测帧字节长为8比特。依据该式计算帧长 即可实现每帧单独编码,帧长确定后再进行帧结 构的设计,且因为编码后校验向量在信息向量之 后,帧同步字应设置在每帧的初始位置,用于接 收端帧同步使用。

遥测系统中数据的解析通常以帧为最小单位,

在无信道编码时系统的信息延迟即为单遥测帧的 编帧时间。引入信道编码后,每个编码帧中包含 多个遥测帧,需要等整个编码帧传输完成才可获 取其中包含的所有遥测帧信息,此时系统延时增 大为多个遥测帧的编帧时间。而依据本方法进行 LDPC编码时,编码帧中仅包含1个遥测帧,系统 延迟依然为单遥测帧编码时间,不会像传统方案 那样成倍增加系统延时。

接收端解调机接收到信道估计信息后,首先 通过硬判决完成帧同步。由于此时帧头未获得编 码增益,为避免帧同步性能受影响,帧同步应以 一定的同步字容错率进行,容错率应选取在20% 左右,过低则影响帧同步性能,过高则可能造成 误同步。帧同步完成后再将信道估计信息以帧为 单位输入译码模块。译码模块预设有迭代次数上 限,迭代次数应根据地面站硬件能力合理选取, 一般选取10可以在不耗费大量硬件资源的基础上 实现较高的编码增益。对于达到次数上限校验仍 不通过的遥测帧,可在帧内特定位置作出标记, 显示该帧校验未通过,以供判读时参考。

3 仿真与实现

3.1 硬件实现

硬件实现上,发射端与接收端均采用AD936X 和FPGA的硬件架构。在发射端首先通过FPGA对 采集到的数据进行遥测编帧,然后对每个遥测帧 进行LDPC编码。由于在使用FPGA进行编码操作 时算法复杂,FPGA中的矩阵乘法可以通过循环移 位和模二加法组合实现,矩阵求逆运算则可以将 事先计算好的逆矩阵存储在ROM中,需要计算时 读取即可。编码完成后即可对码流进行CPFSK调 制,由AD936X完成DA转换并上变频至工作频 段,其后输出的射频信号经过有源放大后即可由 天线辐射至空间内。

接收端接收到遥测信号并完成帧同步后,将 估计值逐帧输入到译码器。得益于FPGA的并行结 构,所有的校验结点和变量结点可以并行计算, 计算速度优于串行计算。但是全并行的结构使得 硬件资源较为紧张,在码长较长、码率较低时的 逻辑单元占用也很多。由于采用了基于对数似然 比的译码算法,已经将大量占用资源较多的乘法 运算简化为加法,但同时也引入了双曲正切及其 反函数。FPGA不具备浮点数计算能力,对于复杂 函数可使用查表法,提前将 tanh 和 tanh⁻¹函数的计算值存储在 ROM 中,在需要时查表读取即可。

3.2 软件仿真

本文对所提出的LDPC编码遥测系统在高斯白 噪声信道下的纠错性能进行了MATLAB仿真,仿 真时选取码率r=0.5,码长n=2304,与之匹配的 遥测帧长为144字节,迭代次数上限选取了5和 10,用于比对性能。

图 2 给出了不同 E_b/N₀下有无 LDPC 编码的误 比特率,可以看出在迭代次数上限为 10 时,误码 率为 10⁻⁶条件下可以实现约 8 dB 的编码增益,迭代 次数上限为 5 时,误码率为 10⁻⁶条件下可以实现约 6 dB 的编码增益。



Fig. 2 Bit error rates at different $E_{\rm b}/N_0$ values

4 结束语

本文首先对国内航天遥测系统所面临的问题 进行了分析,介绍了一种基于QC-LDPC编码的遥 测系统设计方案。然后对所采用的编码算法和译 码算法进行了说明,并且结合编译码算法的特点 提出了编码码长与遥测帧长的联合设计方法,从 频谱资源、硬件能力以及信道质量三个方面综合 给出最优设计方案。最后从硬件架构的角度出发, 结合算法的难易程度给出了具体实施的技术路线, 并且使用MATLAB进行了仿真计算。由理论分析 可知该系统相对目前现状大大降低了编码时延, 并且仿真结果显示该种编码方案能够实现较高的 编码增益,该方法一定程度上解决了目前航天遥 测系统的难点,具备一定的先进性,有一定的实 用价值。

参考文献

- [1] 梅瀚桐, 麻黎娟, 吴光辉, 等. 远程导弹的自适应反步姿态控制系统设计[J].空天防御, 2020, 3(3):118-123.
 MEI Hantong, MA Lijuan, WU Guanghui, et al. Adaptive backstepping attitude control system design of long-range missile[J]. Air & Space Defense, 2020, 3(3):118-123.
- [2] 東川良,朱迪,钟永建,等.防空导弹拦截高速大俯冲机 动目标中制导律设计[J].空天防御,2019,2(1):29-32.
 SHU Chuanliang, ZHU Di, ZHONG Yongjian, et al. Design of midcourse guidance law of air defence missile intercepting high speed maneuvering target with big diving angle[J]. Air & Space Defense, 2019, 2(1):29-32.
- [3] 赵锦瑾, 刘智惟, 沈利军. 高码率遥测 TPC 编码应用技术研究[J]. 导弹与航天运载技术, 2019, 2(1):121-126.
 ZHAO Jinjin, LIU Zhiwei, SHEN Lijun. Research on the applied technology of high bit rate TPC coding[J]. Missiles and Space Vehicle, 2019, 2(1):121-126.
- [4] 田慧.无线遥测系统中TPC编译码研究与实现[D].南京:南京理工大学,2019.
- [5] 李文雯, 马腾, 安宁. 基于 RC-LDPC 码的 PCM/FM 遥测数据传输系统设计与分析[J], 遥测遥控, 2019, 40(3): 63-67.

LI Wenwen, MA Teng, AN Ning. Design and analysis of PCM/FM telemetry data transmission system based on RC-LDPC codes[J]. Journal of Telemetry, Tracking and Command, 2019, 40(3): 63-67.

- [6] 魏海亮.高超声速飞行器遥测信道下调制和联合解调 译码方法[D].西安:西安电子科技大学,2022.
- [7] 王冰冰.空间通信中LDPC译码算法研究与译码器设 计[D].北京:中国科学院大学, 2021.
- [8] 高宏亮. IEEE 802.16e 信道编译码算法研究[D]. 哈尔 滨: 哈尔滨工业大学, 2008.
- [9] 崔媛媛. IEEE802.16e 协议的 LDPC 在水下激光通信系 统的研究[D]. 南京: 南京邮电大学, 2012.
- [10] 叶杭.基于信道编码的预编码码本设计方法的研究[D]. 杭州:杭州电子科技大学,2021.
- [11] 王潇,刘荣科,周游,等.高码率LDPC与MSD技术在 PCM/FM遥测体制下性能研究[J].遥测遥控,2009, 30(6):1-5.

WANG Xiao, LIU Rongke, ZHOU You, et al. Research on performance of LDPC and MSD techniques in PCM/ FM telemetry community[J]. Journal of Telemetry, Tracking and Command, 2009, 30(6): 1-5.

- [12] 孙成.量子密钥分发系统中的差错控制编码方法研 究[D].西安:西安电子科技大学,2017.
- [13] 李朋涛,齐飞林,何德华,等.基于 FPGA的 IEEE
 802.16e标准 LDPC 编码器设计[J].现代导航,2022,3(1):212-218.
 LI Pengtao, QI Feilin, HE Dehua, et al. IEEE 802.16e
 standard LDPC encoder design based on FPGA[J]. Mo-
- dern Navigation, 2022, 3(1): 212-218.
 [14] 高波.基于 FPGA 的 IEEE 802.16e 标准 LDPC 译码器 设计与实现[D].西安:西安电子科技大学, 2012.
- [15] 郭黎利,陈洪雨.基于 FPGA的 IEEE 802.16e的LDPC 编译码方法[J].自动化技术与应用,2017,36(1):49-53.
 GUO Lili, CHEN Hongyu. Method of LDPC coding and decoding of IEEE 802.16e standard based on FPGA[J].
 Techniques of Automation and Applications Modern, 2017, 36(1):49-53.
- [16] 吴江波, 韩杰, 刘建梁. 一种通用小型弹载图像遥测设备设计[J], 遥测遥控, 2022, 43(5):74-81.
 WU Jiangbo, HAN Jie, LIU Jianliang. Design of a universal small missile-borne image telemetry equipment
 [J]. Journal of Telemetry, Tracking and Command, 2022, 43(5):74-81.
- [17] 杜勇. 数字调制解调技术的MATLAB与FPGA实现— Xilinx/VHDL版[M]. 北京: 电子工业出版社, 2017.
- [18] 魏瑶.准循环LDPC码的编译码技术研究与MATLAB 仿真[D].保定:河北大学,2014.
- [作者简介]
 孙士捷 1995年生,硕士,工程师。
 何云东 1983年生,硕士,高级工程师。
 孙 成 1991年生,硕士,工程师。
 张德超 1994年生,硕士,工程师。
 汤佳骏 1995年生,硕士,工程师。

(本文编辑:杨秀丽)(英文编辑:赵尹默)