

# 一种小型化宽阻带发夹型微带滤波器的设计

付中天, 祝大龙, 刘德喜, 赵明, 赵丽妍  
(北京遥测技术研究所 北京 100076)

**摘要:** 本文提出了一种新型的小型化宽阻带发夹型滤波器设计, 旨在克服传统微带发夹滤波器在设计频率倍频处遇到的寄生通带问题。通过在传统发夹型滤波器的输入输出端上增加 3 个 1/4 波长的开路微带线, 有效抑制了寄生通带, 同时采用交叉耦合的方式实现了整体器件的小型化。通过设计、加工和测试等步骤, 完成了一个工作带宽为 400 MHz, 中心频率为 3 GHz 的带通滤波器, 插入损耗为 2.5 dB, 同时实现对 13 GHz 以下频段寄生通带的有效抑制, 带外抑制达到 24 dB。本文所提出的新型滤波器结构简单, 设计难度低, 尺寸仅为 23 mm×27.7 mm, 满足当前通信领域对高性能、小型化滤波器的需求, 展现了良好的应用前景。

**关键词:** 发夹型滤波器; 宽阻带; 交叉耦合; 寄生通带

中图分类号: TN713+.5 文献标志码: A 文章编号: 2095-1000(2024)03-0052-06

DOI: 10.12347/j.ycyk.20240226002

引用格式: 付中天, 祝大龙, 刘德喜, 等. 一种小型化宽阻带发夹型微带滤波器的设计[J]. 遥测遥控, 2024, 45(3): 52-57.

## Design of a Miniaturized Wide-stopband Hairpin Microstrip Filter

FU Zhongtian, ZHU Dalong, LIU Dexi, ZHAO Ming, ZHAO liyan  
(Beijing Research Institute of Telemetry, Beijing 100076, China)

**Abstract:** This paper introduces a novel design for a miniaturized wide-stopband hairpin filter that aims to overcome the challenges of parasitic passbands at the harmonic frequencies encountered in traditional microstrip hairpin filters. By incorporating three 1/4-wavelength open-circuit microstrip lines at the input and output of the conventional hairpin filter, the design effectively suppresses parasitic passbands. Additionally, the application of cross-coupling techniques facilitates the miniaturization of the device. The design, fabrication, and testing phases culminated in the development of a bandpass filter with a 400 MHz bandwidth and a center frequency of 3 GHz. The filter demonstrates an insertion loss of 2.5 dB and achieves effective suppression of parasitic passbands below 13 GHz, with an out-of-band suppression of 24 dB. The new filter design is characterized by its simplicity and low complexity, with dimensions of just 23 mm by 27.7 mm, meeting the current demands in the communications field for high-performance, miniaturized filters, and demonstrating significant potential for future applications.

**Keywords:** Hairpin filter; Wide-stopband; Cross coupling; Parasitic passband

**Citation:** FU Zhongtian, ZHU Dalong, LIU Dexi, et al. Design of a Miniaturized Wide-stopband Hairpin Microstrip Filter[J]. Journal of Telemetry, Tracking and Command, 2024, 45(3): 52-57.

## 0 引言

滤波器是无线通信系统中不可或缺的组成部分, 起着关键的选频作用。它能够精准地识别并通过特定频率的信号, 同时有效地剔除不需要的频率信号, 保证了信号传输的清晰度和准确性。这种能力使得滤波器在保持通信链路质量和效率

方面发挥着极其重要的作用<sup>[1]</sup>。因此, 滤波器的性能好坏直接决定了无线通信系统整体的性能质量, 对于实现高效、可靠的通信至关重要。在设计和实施无线通信系统时, 优选高性能滤波器是提升系统质量的关键步骤之一。随着无线通信领域的技术不断进阶和生产工艺的日益完善, 通信设备朝着更加紧凑、高集成度及高效能方向显著演变。

设备的紧凑化设计对节约空间和减少能源消耗具有至关重要的作用,而高集成度的发展趋势则表明:设备能在有限的体积内提供更多的功能和更高的性能。目前,主要的无线通信及卫星工作频段聚焦于Ka频段及以下区域,覆盖了很多技术标准及协议,随着这些频段内的频谱资源分配变得越发紧密,产品对滤波器的高选择性及小型化需求不断增加。因此,针对这一问题,国内外很多学者在低插损、宽带阻、小型化等领域对滤波器进行优化设计<sup>[2-4]</sup>。

微带发夹结构滤波器是非常常见的滤波器结构,由于其拥有结构简单、带外性能好、成本低且易集成等优势,使其成为了行业的首选<sup>[5]</sup>。不过,在设计微带发夹带通滤波器时,会在设计频率的倍频处出现影响性能的寄生通带<sup>[6]</sup>。为了改善这一问题,提升滤波器的阻带性能,众多学者进行了深入的研究工作。Baoping Ren等提出了一种新型的SSPPs(人工表面等离子体激元)结构,结合短路枝节线来完成宽阻带滤波器,通过控制每个SSPPs结构单元的高度实现寄生通带抑制的调节,该滤波器阻带抑制可以达到30 dB,但是由于结构单元较多,该结构尺寸达到71 mm×12.5 mm,尺寸偏大<sup>[7]</sup>。周伟荣等利用模式的本征抑制和电磁混合耦合理论,设计并实测了非对称式的四阶SIW(基片集成波导)滤波器,阻带抑制宽度达到滤波器中心频率的三倍,但尺寸偏大,约为24.7 mm×49.4 mm<sup>[8]</sup>。Ma Yue等人利用LTCC(低温共烧陶瓷)技术的三维封装技术,将两个宽阻带滤波器集成进入器件中提升滤波器件的宽阻带性能,利用三维封装技术大大缩小了产品尺寸,但是产品设计复杂<sup>[9]</sup>。李萌萌等人利用紧凑型微带单元以及挖槽的方式提高了滤波器的宽阻带性能,其尺寸为20 mm×29 mm,但阻带宽度仅达到10 GHz<sup>[10]</sup>。Lei Bai等人设计的滤波器由一个矩形的环形谐振器构成,并在外部对称放置开路枝节。同时,在开路枝节两侧放置三节阶梯阻抗谐振器,其中两个为扇形谐振器用于增强带外抑制,该结构阻带抑制较宽,但对谐波抑制仅达到20 dB左右,器件尺寸较大<sup>[11]</sup>。Orkun等人利用哑铃型叉指缺陷地结构和开路枝节组成滤波器,通过两者的衰减零点有效地抑制了谐波的产生,该结构对阻带的抑制达到了 $10f_0$ 以上,但抑制仅为20 dB且设计复杂<sup>[12]</sup>。Mohammad等人利用单个扇形的径向枝节与规则

的发夹型结构相结合,通过阻抗变化,在保持通带性能的基础上,对 $10f_0$ 范围内谐波抑制达到30 dB,但器件过大<sup>[13]</sup>。上述诸学者利用各种方式进行宽阻带滤波器的设计,但是均存在设计结构复杂、生产复杂、器件偏大、阻带较窄或抑制不足等问题。

因此,本文创新设计一种新型发夹型滤波器,通过在普通发夹型滤波器结构的输入输出端上增加3个长度为 $\lambda_g/4$ 的微带线来抑制寄生通带,同时通过交叉耦合的方式来完成整体器件的小型化。本文利用该结构,设计、加工并测试了一个带宽400 MHz,中心频率3 GHz的新型滤波器,该滤波器在满足小型化特征的同时解决了13 GHz以下频段的寄生通带问题。

## 1 设计原理

微带发夹型滤波器是一种经典半波长耦合微带线滤波器,使用半波长耦合谐振器折叠来实现的<sup>[14]</sup>。该设计继承了原有半波长耦合微带线滤波器的特性,通过开路式对称耦合微带单元的级联构造,并保持耦合微带线的电长度为 $90^\circ$ <sup>[15]</sup>。该滤波器的显著优势包括结构简洁、体积小以及无需通过过孔接地的便捷性。针对本设计的滤波器性能要求和特征,选择了带有抽头的结构方式<sup>[16]</sup>。

在发夹型滤波器的设计中,可以通过抽头式或平行耦合两种方式实现信号的输入和输出。本文选用抽头式馈电的理由是此方式允许通过调整抽头的具体尺寸和位置来微调滤波器的性能,提供了更高的灵活性和调整空间。因此,本设计特意采纳了抽头方式进行信号的输入和输出。滤波器的关键性能指标直接受其设计参数的影响,这包括发夹谐振器的臂长 $L$ 、两臂之间的间隔 $s$ 、发夹线的宽度 $w$ 以及抽头的具体位置 $l$ <sup>[7]</sup>。通过精确控制这些参数,可以优化滤波器的性能,实现所需的滤波效果。在滤波器设计中,谐振器的臂长 $L$ 确定了中心频率。该长度通过以下计算公式确定:

$$L = \lambda_g / 4 \quad (1)$$

其中, $\lambda_g$ 是指该中心频率在介质中相对于自由空间的相对波长,其计算公式为:

$$\lambda_g = \lambda_0 / \sqrt{\epsilon_{\text{eff}}} \quad (2)$$

$\lambda_0$ 表示滤波器中心频率在空间传播的波长; $\epsilon_{\text{eff}}$ 代表了介质的有效介电常数,该常数通过以下计

算公式确定:

$$\varepsilon_{\text{eff}} = \frac{\varepsilon_r + 1}{2} + \frac{\varepsilon_r - 1}{2} \frac{1}{\sqrt{1 + (12h/\omega)}} \quad (3)$$

$\varepsilon_r$  表示基板的相对介电常数,  $h$  指的是基板材料的高度。在确定好相对波长后, 谐振器间距  $s$  和抽头位置  $t$  的确定也十分关键。其中谐振器间距  $s$  与耦合系数相关, 耦合系数决定了滤波器的带宽。其关系式为:

$$K_{Lj+1} = \frac{FBW}{g_i g_{i+1}}, i = 1, 2, \dots, n-1 \quad (4)$$

其中,  $FBW$  为相对带宽,  $g_i$  为带通滤波器的低通原型中的归一化元件值, 通过以上计算再通过电磁仿真软件仿真则可以得到耦合系数与  $s$  的关系, 进而确定设计值。抽头位置  $t$  则由抽头的特征阻抗、谐振器的特征阻抗以及谐振器的外部耦合系数共同决定<sup>[18]</sup>。

## 2 仿真设计

### 2.1 传统发夹型滤波器

在中心频率的整数倍频率处出现影响性能的寄生通带是传统发夹型结构的主要问题。本文研究提出了一种改良结构。这种结构旨在完成小型化以及保持滤波器通带性能的同时, 有效遏制寄生通带现象, 从而达到拓宽阻带的效果。本文为了验证这种改良结构的效果, 对传统和改进后的微带发夹滤波器结构进行了详细的建模和仿真分析, 并将两者的性能进行了系统比较。

本文选择常用的工作频段进行带通滤波器的设计, 该滤波器预计工作在 2.8 GHz~3.2 GHz。本文在设计滤波器的过程中均使用 Rogers4350 板材作为基板进行仿真设计以及实物加工, 其介电常数为 3.66, 板厚 0.256 mm。首先利用传统的结构设计带通滤波器, 可以得到如图 1 所示的发夹型滤波器, 通过 HFSS 软件的仿真实验得到该滤波器的滤波效果如图 2 所示。

图 2 中显示了 S11 和 S21 分别代表滤波器的回波损耗以及插入损耗。从图可以看出, 传统发夹滤波器展现出了出色的滤波特性, 其在所设计的通带 (2.8 GHz~3.2 GHz) 之外的抑制能力超过 40 dB。然而, 在设计频率的倍频位置, 会出现影响性能的寄生通带, 这对滤波器在很多使用场景下的性能产生影响。因此, 有必要采取措施抑制这些寄生通带的出现, 以提升滤波器的整体表

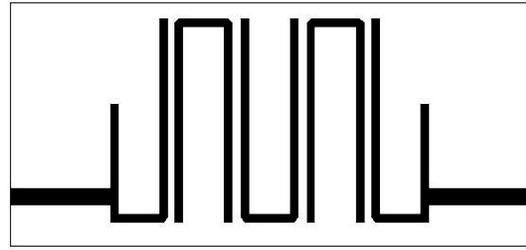


图 1 传统发夹型滤波器结构

Fig. 1 Traditional hairpin filter structure

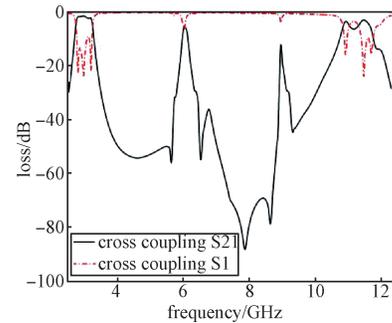


图 2 S 参数仿真结果

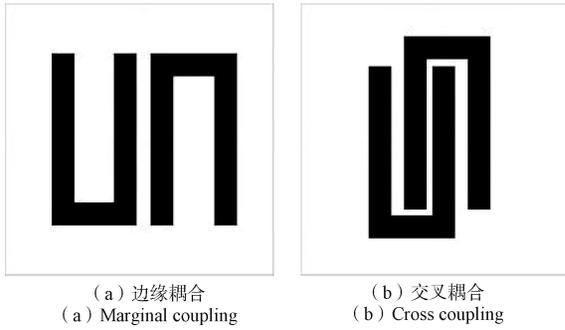
Fig. 2 Simulation results of S parameter

现。同时传统的发夹型滤波器的结构不够紧凑, 因此会使得器件的尺寸偏大, 所以还需要优化结构减小滤波器的整体尺寸。

### 2.2 滤波器小型化

本文在减小滤波器的尺寸方面, 将传统的耦合结构进行变型。基于发夹型谐振器的具体排列方式, 目前可以区分出三种耦合模式, 即电耦合、磁耦合以及电磁混合耦合。每种耦合方式由于其独特的相互作用机制, 因此会产生各异的耦合效果。传统发夹型滤波器采用的是混合耦合当中的边缘耦合如图 3(a) 所示, 因为在目前的设计当中对器件的小型化需求较高, 因此本文提出将传统的边缘耦合进行变型, 变为交叉耦合如图 3(b) 所示, 使得耦合强度增加, 同时耦合间距减少, 降低了物理结构的大小<sup>[19]</sup>。图 4 为将传统的边缘耦合改为交叉耦合的发夹型滤波器的结构图。通过对该结构进行电磁仿真实验, 可以得到该结构的 S 参数, 如图 5 所示。

将交叉耦合的仿真结果与传统边缘耦合的仿真结果进行比对, 不难发现, 该结构并不会对滤波器的性能有明显的影 响, 其 S21 曲线基本与边缘耦合的传统结构相似, 性能没有下降的同时, 由于结构的变化, 使得结构变得更加紧凑, 器件长度明显缩短, 整体面积缩小 33%, 完成了器件的



(a) 边缘耦合 (a) Marginal coupling (b) 交叉耦合 (b) Cross coupling

图3 边缘耦合及交叉耦合示例

Fig. 3 The example of marginal coupling and cross coupling

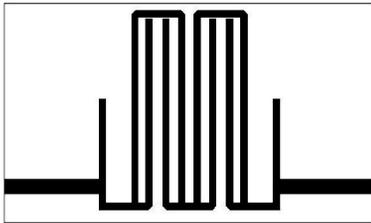


图4 交叉耦合的发夹型滤波器

Fig. 4 Cross-coupled hairpin filter

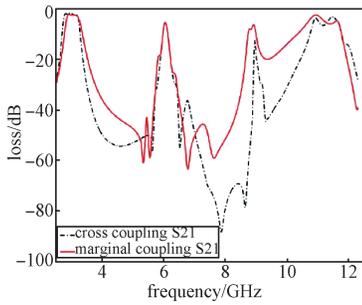


图5 S参数仿真结果

Fig. 5 Simulation results of S parameter

小型化。

### 2.3 宽阻带滤波器

完成宽阻带滤波器的核心就是对带通滤波器的寄生通带进行抑制，同时要保证滤波器的带内性能不受太多的影响，设计更改过程及结构应当相对简单，因此本文提出了一种新的结构，来面对上述的种种需求。新型的发夹型滤波的结构图如图6所示，该结构基于优化后的交叉耦合的发夹型滤波器，在输入以及输出端同时增加三个长度为 $\lambda_g/4$ 的微带线。由于开路微带线的负载端阻抗为 $Z_L = \infty$ ，终端传输线输入阻抗为 $Z_{in}$ ，已知：

$$Z_{in} = \frac{Z_0^2}{Z_L} \quad (5)$$

所以可以得到 $Z_{in}$ 为0，可以等效为短路接地，因此该结构可以抑制寄生通带的产生<sup>[20]</sup>。因此，根

据上文通过仿真实验得到的发夹型滤波器的S参数可以得知，在13 GHz以下时，3 GHz为中心频点的带通滤波器会在6 GHz、9 GHz以及12 GHz附近产生十分明显的寄生通带，因此通过计算可以得到三条开路微带线的长度。将该结构整体放入HFSS软件进行电磁仿真实验，仿真实验的结果如图7所示。

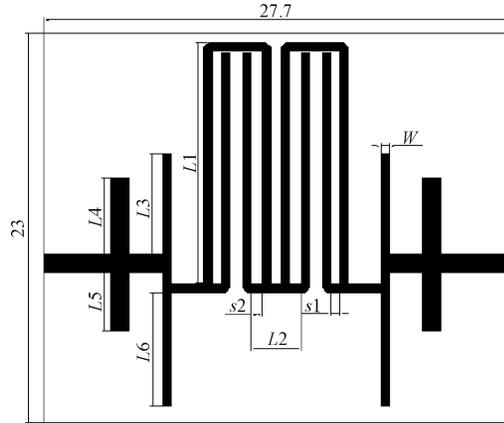


图6 新型发夹型滤波器

Fig. 6 The new type of hairpin filter

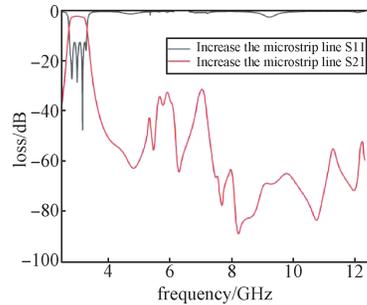


图7 S参数仿真结果

Fig. 7 Simulation results of S parameter

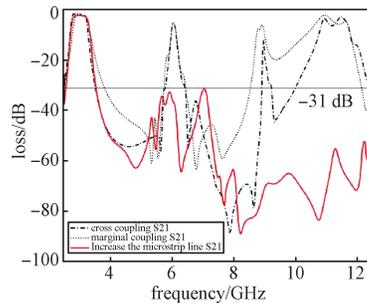


图8 三种滤波器S参数的对比

Fig. 8 Comparison of S parameters of three filters

通过分析仿真结果可以得到，通过添加开路微带线可以明显有效地抑制寄生通带的产生，进而可以实现宽阻带带通滤波器。通过与传统发卡

型滤波器的对比, 结果如图 8 所示, 可以看出通过添加开路微带线进行寄生通带的抑制, 并没有影响带通滤波器的通带性能, 该滤波器中心频率在 3 GHz, 带宽为 400 MHz, 通带插损小于 2.5 dB, 同时, 在 13 GHz 以下, 该新型滤波器对输入信号均有超过 31 dB 的抑制。该滤波器的大小为 23 mm×27.7 mm, 在完成了寄生通带抑制的同时尽力完成了小型化设计。该设计的关键尺寸数据为  $L_1=13.75$  mm,  $L_2=3$  mm,  $L_3=4.2$  mm,  $L_4=3.3$  mm,  $L_5=5.1$  mm,  $L_6=8.1$  mm,  $S_1=0.25$  mm,  $S_2=0.26$  mm,  $W=0.25$  mm。

### 3 实物加工

为了确保设计方案的准确性和有效性, 本文对所提出的设计进行了实际制造和测试。这一新型的微带发夹滤波器是通过印制电路板(PCB)技术制成的, 使用的是 Rogers4350 板材。图 9 所示为该滤波器成品图。对实物进行测试, 其 S 参数的测试结果如图 10 所示。分析测试结果可以看出滤波器工作带宽为 400 MHz, 中心频率在 3 GHz, 中心频率附近插损达到 2.5 dB, 对寄生通带的抑制可以达到 24 dB, 带外抑制覆盖范围达到 13 GHz, 选频性

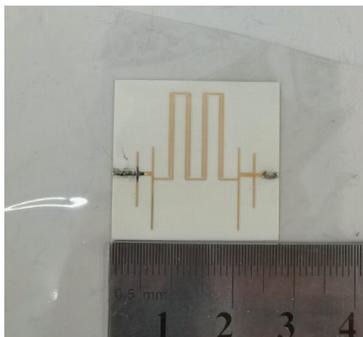


图 9 实物图

Fig. 9 Actual photograph

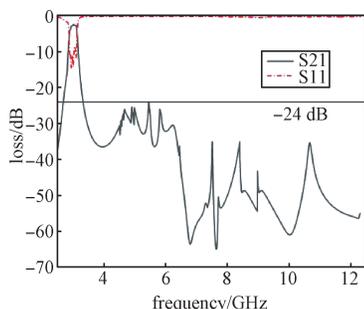


图 10 S 参数测试结果

Fig. 10 The test results of S parameter

能良好。由于微带线的加工误差以及射频端口的焊接不均匀导致仿真结果与实际结果略有不同, 但整体滤波器的性能达到要求, 实物整体性能与设计基本吻合。

### 4 结束语

面对当今卫星通信领域的需求, 本文设计了一款新型的小型化宽阻带发夹型滤波器, 该滤波器对传统发夹型滤波器面临的寄生通带问题做到了非常好的抑制。该新型发夹型滤波器相比于传统结构, 在输入输出端上增加了三个长度为  $\lambda_g/4$  的开路微带线, 达到了对寄生通带的抑制作用, 又通过交叉耦合结构, 进一步将器件缩小, 完成了该新型滤波器的小型化设计。本文通过设计、仿真、实物加工, 得到了带宽为 400 MHz, 中心频率在 3 GHz 的新型滤波器, 实物测试其插入损耗为 2.5 dB, 对寄生通带的抑制达到了 24 dB, 尺寸仅为 23 mm×27.7 mm。本文所设计的结构与其他意在解决滤波器寄生通带的滤波器相比, 具有结构简单、设计难度小, 同时具备小型化特征, 满足当今的应用需求, 在通信工程领域有很好的前景。

### 参考文献

- [1] 郑海宇, 朱伟光, 张志涛, 等. 一种宽阻带微带发夹带通滤波器的设计[J]. 北京邮电大学学报, 2021, 44(1): 92-96.  
ZHENG Haiyu, ZHU Weiguang, ZHANG Zhitao, et al. Design of a microstrip hairpin bandpass filter with wide stopband[J]. Journal of Beijing University of Posts and Telecommunications, 2021, 44(1): 92-96.
- [2] 罗杰, 冯菊, 周海京, 等. 小型化宽频带宽阻带微带滤波器的设计[J]. 电讯技术, 2014, 54(10): 1430-1434.  
LUO Jie, FENG Ju, ZHOU Haijing, et al. Design of a miniaturized wideband microstrip filter with broad stopband[J]. Telecommunication Engineering, 2014, 54(10): 1430-1434.
- [3] 赵龙, 潘明海. 高选择性发夹型带通滤波器的设计[J]. 微波学报, 2016, 32(6): 19-22.  
ZHAO Long, PAN Minghai. Design of a hairpin bandpass filter with high selectivity[J]. Journal of Microwaves, 2016, 32(6): 19-22.
- [4] 王维帅, 谢锡海, 姜晖. 一种具有寄生抑制电路的微带发夹型带通滤波器[J]. 现代电子技术, 2018, 41(18): 122-125, 130.  
WANG Weishuai, XIE Xihai, JIANG Hui. Microstrip

- hairpin bandpass filter with spurious suppression circuit[J]. *Modern Electronics Technique*, 2018, 41(18): 122-125, 130.
- [5] ROZENN A, FABIEN B L, HASSAN B, et al. On-chip bandstop to bandpass reconfigurable filters using semiconductor distributed doped areas (ScDDAs)[J]. *Electronics*, 2022, 11(20): 1-13.
- [6] MINGMING G, XUEMAN Z, XITAO C, et al. Design of double-notch UWB filter with upper stopband characteristics based on ACPW-DGS[J]. *PloS One*, 2023, 18(2): 1-20.
- [7] REN B, CHEN W, GUAN X, et al. Compact bandpass filter with ultra-wide stopband based on spoof surface plasmon polaritons for Sub-6G application[J]. *AEUE - International Journal of Electronics and Communications*, 2024: 176.
- [8] 周为荣, 周鹤, 孟涛, 等. 基于电磁混合耦合的SIW宽带带通滤波器设计[J]. *通信技术*, 2024, 57(1): 96-103.  
ZHOU Weirong, ZHOU He, MENG Tao, et al. Design of SIW wide stopband bandpass filter based on electromagnetic hybrid coupling[J]. *Communications Technology*, 2024, 57(1): 96-103.
- [9] MA Y, DU Q, ZHANG W, et al. A miniaturized bandpass filter with wideband and high stopband rejection using LTCC technology[J]. *Electronics*, 2024, 13(1): 166.
- [10] LUDWIG R, BRETCHKO P. RF circuit design: theory and applications[M]. Englewood: Prentice Hall, 2002: 40-180.
- [11] 李萌萌, 窦江玲, 沈韬. 宽阻带小型化双频带通滤波器[J]. *微波学报*, 2022, 38(6): 71-73.  
LI Mengmeng, DOU Jiangling, SHEN Tao. Miniaturised dual-band bandpass filter with wide stopband[J]. *Journal of Microwaves*, 2022, 38(6): 71-73.
- [12] BAI L, ZHUANG Y, ZENG Z. A wideband bandpass filter with wide upper stopband attenuation containing multiple resonators[J]. *Microwave and Optical Technology Letters*, 2023, 65(10): 2741-2747.
- [13] ORKUN G A, IHSAN K, ZOHREH N, et al. Design and analysis of novel DGS-loaded low-pass filter with wide stopband[J]. *Frequenz*, 2023, 77(7-8): 357-364.
- [14] MOHAMMAD S, VALIOLLAH M. Design of a modified hairpin bandpass filter using embedded radial stubs featuring ultrawide stopband[J]. *AEUE-International Journal of Electronics and Communications*, 2023, 164: 1434-8411.
- [15] 章曼. 基于阶梯阻抗谐振结构高性能滤波器设计[D]. 合肥: 安徽大学, 2022.
- [16] 张磊, 姚志会. 一种发夹型微带带通滤波器设计[J]. *电子技术与软件工程*, 2018(14): 103-104.
- [17] 万君磊, 潘明海. 新型微带抽头式发夹型带通滤波器的设计[J]. *微波学报*, 2015, 31(4): 55-59.
- [18] 张琦, 李裕, 万国宾, 等. Ku波段平行耦合线带通滤波器的仿真设计[J]. *遥测遥控*, 2012, 33(6): 31-34.  
ZHANG Qi, LI Yu, WAN Guobin, et al. Design and simulation of a parallel-coupled line bandpass filter at Ku-band[J]. *Journal of Telemetry, Tracking and Command*, 2012, 33(6): 31-34.
- [19] ZAKARIA O E, ASMA K, JAMAL A, et al. Low-cost compact hairpin filter integrated with a diamond antenna for wireless and 5G Sub-6 GHz applications[J]. *Wireless Personal Communications*, 2023, 131(2): 921-939.
- [20] 杨光耀. 发卡型微带带通滤波器的设计及其小型化的研究[D]. 南京: 南京邮电大学, 2017.
- [21] 王宇辰. 高选择性宽阻带带通滤波器设计研究[D]. 南京: 南京邮电大学, 2022.

#### [作者简介]

- 付中天 1999年生, 硕士研究生。  
祝大龙 1980年生, 博士, 研究员。  
刘德喜 1973年生, 博士研究生。  
赵明 1987年生, 硕士, 高级工程师。  
赵丽妍 1986年生, 硕士, 高级工程师。

(本文编辑: 杨秀丽)